

Attorney Docket No.: 15162/03800

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re

U.S. Application of: Kazuchika SATO and Kazuki AKAHO

For: DIGITAL CAMERA, PIXEL DATA READ-OUT CONTROL
APPARATUS AND METHOD, BLUR-DETECTION
APPARATUS AND METHOD

U.S. Serial No. Not yet assigned

Filed: Concurrently

Group Art Unit: To be determined

Examiner: To be determined

Box Patent Application
Assistant Director for Patents
Washington, DC 20231

Express Mail Mailing Label No.: EL794556451US

Date of Deposit: JUNE 27, 2001

I hereby certify that this paper or fee is being deposited with
the United States Postal Service "Express Mail Post Office
to Addressee" service under 37 C.F.R. § 1.10 on the dated
indicated above and is addressed to Box Patent Application,
Assistant Director for Patents, Washington, DC 20231.

DERRICK T. GORDON

Name of Person Mailing Paper or Fee

Derrick T. Gordon
Signature

JUNE 27, 2001

Date of Signature

Dear Sir:

CERTIFIED COPIES OF PRIORITY DOCUMENTS

Submitted herewith is a certified copy of Japanese patent application number 2000-204079, filed July 5, 2000, and a certified copy of Japanese patent application number 2000-204083, filed July 5, 2000.

Priority benefit under 35 U.S.C. § 119/365 for these Japanese patent applications is claimed for the above-identified United States patent application.

Respectfully submitted,

James W. Williams

James W. Williams
Registration No. 20,047
Attorney for Applicants

JWW/tjf

SIDLEY AUSTIN BROWN & WOOD
717 N. Harwood, Suite 3400
Dallas, Texas 75201-6507
Direct: (214) 981-3328
Main: (214) 981-3300
Facsimile: (214) 981-3400
June 27, 2001



日 本 国 特 許 庁
JAPAN PATENT OFFICE

J1036 U.S. PTO
09/892833
06/27/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年 7月 5日

出 願 番 号

Application Number:

特願2000-204079

出 願 人

Applicant(s):

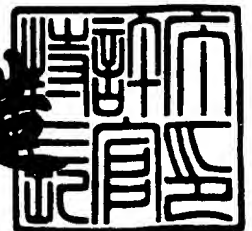
ミノルタ株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 4月27日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



【書類名】 特許願

【整理番号】 TL03561

【提出日】 平成12年 7月 5日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 5/232

【発明者】

【住所又は居所】 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル ミノルタ株式会社内

【氏名】 佐藤 一睦

【発明者】

【住所又は居所】 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル ミノルタ株式会社内

【氏名】 赤穂 一樹

【特許出願人】

【識別番号】 000006079

【氏名又は名称】 ミノルタ株式会社

【代理人】

【識別番号】 100099885

【弁理士】

【氏名又は名称】 高田 健市

【選任した代理人】

【識別番号】 100071168

【弁理士】

【氏名又は名称】 清水 久義

【手数料の表示】

【予納台帳番号】 052250

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1
【物件名】 要約書 1
【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 デジタルカメラ

【特許請求の範囲】

【請求項 1】 画素データを非破壊で読み出し可能な撮像素子と、

露光中に、前記撮像素子の全画素のうち小領域の指定ブロックに含まれる画素のデータを非破壊で読み出すように、前記撮像素子を制御する制御手段と、

前記指定ブロックに対応する固定パターンノイズのテーブルを参照して、非破壊での読み出しによって得られた指定ブロックの画素データに対するノイズキャンセル処理を行う固定パターンノイズ除去手段と、

前記固定パターンノイズが除去された画素データを、前記指定ブロックに含まれる画素について加算する加算手段と、

加算された画素データを用いてぶれを検出するぶれ検出手段と、
を備えていることを特徴とするデジタルカメラ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、手ぶれ検出機能を有するデジタルカメラに関する。

【0002】

【従来の技術】

手ぶれ検出機能を有するデジタルカメラにおいて、適正な手ぶれ検出を行うためには、撮像素子の各画素のデータを高速で読み出すのが望ましい。

【0003】

しかし、撮像素子として CCD を用いた場合、全画素のライン毎に画素信号を読み出す必要があることから、高速処理にも限界がある。

【0004】

そこで、すでに、CMOS センサのような非破壊読み出しが可能な撮像素子を使用し、この撮像素子の全画素のうち小領域ブロックを複数指定し、該指定ブロックに含まれる画素のデータを非破壊で読み出し、これによって得られた画像データを手ぶれ検出に利用するものが開発されている。

【0005】

例えば、特開平5-130489号公報では、ブロックマッチング処理の高速化のために、CMOSセンサのような非破壊読み出しが可能な撮像素子を使用し、この撮像素子の全画素のうちの任意の指定ブロックに含まれる画素のデータの非破壊読み出しを行い、読み出した画素データをブロックマッチング部に送出するようにした構成が開示されている。この画素データの非破壊読み出しを利用することにより、露光中に画素データを高速周期で複数回、読み出して手ぶれ検出を行うことができる。

【0006】

【発明が解決しようとする課題】

しかし、上記公知例を含めた従来のものでは、上記小領域の指定ブロックに含まれる画素データの非破壊読み出しにより、高速処理が実現できるものの、固定パターンノイズ（以下、FPNという）を撮像素子内で除去することができないので、そのノイズが絡んで高精度な手ぶれ検出を行うことは難しいという問題があった。また、露光中に画素データを高速周期で読み出すことによって、反面、露光不足になり、手ぶれ検出レベルが小さくなるという問題もあった。

【0007】

この発明は、上記問題を解消するためになされたものであり、高速での手ぶれ検出が行えるうえ、十分な手ぶれ検出レベルを得ることができる手ぶれ検出機能を備えたデジタルカメラを提供することを目的とする。

【0008】

【課題を解決するための手段】

上記課題は、画素データを非破壊で読み出し可能な撮像素子と、露光中に、前記撮像素子の全画素のうち小領域の指定ブロックに含まれる画素のデータを非破壊で読み出すように、前記撮像素子を制御する制御手段と、前記指定ブロックに対応する固定パターンノイズのテーブルを参照して、非破壊での読み出しによって得られた指定ブロックの画素データに対するノイズキャンセル処理を行う固定パターンノイズ除去手段と、前記固定パターンノイズが除去された画素データを、前記指定ブロックに含まれる画素について加算する加算手段と、加算された画

素データを用いてぶれを検出するぶれ検出手段と、を備えていることを特徴とするデジタルカメラによって解決される。

【 0 0 0 9 】

このデジタルカメラによれば、制御手段により撮像素子が制御されることにより、露光中に、非破壊読み出しが可能な撮像素子の全画素のうちの小領域の指定ブロックに含まれる画素データが非破壊で読み出される。さらに、読み出された画素データは、固定パターンノイズ除去手段により、ノイズキャンセル処理される。ノイズが除去された指定ブロックの画素データは、画素加算手段による加算が行われ、さらにぶれ検出手段によってぶれが検出される。

【 0 0 1 0 】

このように、露光中に、撮像素子の全画素のうちの小領域指定ブロックに含まれる画素データが非破壊で読み出されるので、ぶれ検出の処理の高速化が図れるうえ、ノイズキャンセル処理がなされるので、高精度の手ぶれ検出が可能となる。また、ノイズキャンセルされた画素データが、ブロック内で複数加算されることにより、ブロック全体として、露光不足等が是正された十分なぶれ検出レベルのデータが確保される。

【 0 0 1 1 】

【発明の実施の形態】

以下、この発明の実施形態を図面に基づいて説明する。

【 0 0 1 2 】

図 1 は、この発明の実施形態にかかるデジタルカメラを示す外観斜視図であり、また、図 2 は、同デジタルカメラを示す背面図である。

【 0 0 1 3 】

図 1、2 において、デジタルカメラ 1 におけるカメラ本体 1 A の前面には、撮影レンズ 2 0 1 が装備されている他に、前面上部には、ファインダ窓 5 および測距窓 5 1 などが設けられており、カメラ本体 1 A の内部には、上記撮影レンズ 2 0 1 による光学像を受光して光電変換する撮像素子 2 0 3 が配設されている。この撮像素子 2 0 3 は、この実施形態では、画素データの非破壊読み出しが可能な CMOS センサからなる。さらに、カメラ本体 1 A の上面には、リリースボタン

4、撮影モードキー 8 および液晶パネル 9 などが設けられている。カメラ本体 1 A の側面には、記憶メディア 2 1 3 が挿脱可能に挿入される挿入口 7 が形成されている。

【 0 0 1 4 】

撮影モードキー 8 は、液晶パネル 9 の表示内容を見ながら、絞り優先、シャッタースピード優先などの露光条件の設定、マクロ撮影の切り替え、さらにズームの設定等を行うものである。

【 0 0 1 5 】

また、カメラ本体 1 A の背面には、ライブビュー表示用の液晶モニタ 5 3 および画像処理モード設定キー 5 2 などが設けられている。この画像処理モード設定キー 5 2 は、上記液晶モニタ 5 3 の表示内容を見ながら、手ぶれ補正モードの選択操作等を行うものである。

【 0 0 1 6 】

このデジタルカメラ 1 は、通常のものと同様に、撮像素子 2 0 3 による撮影画像を記録メディア 2 1 3 に記録することが可能であり、また、手ぶれ補正モードの設定時に実行される手ぶれ補正機能を有している。もちろん、手ぶれ補正モードを設定することなく、自動的に手ぶれ補正機能が実行されるように構成してもよい。

【 0 0 1 7 】

上記手ぶれ補正機能は、撮像素子 2 0 3 として CMOS センサを使用し、この CMOS センサの画素（図 3）P の画素データの非破壊読み出しと、画素 P に対するアドレス読み出しを利用して手ぶれ検出を行い、手ぶれ補正を行うようにしてある。

【 0 0 1 8 】

図 3 は、撮像素子 2 0 3 を構成しているアクティブピクセル CMOS センサの画素構造を示す。この撮像素子 2 0 3 は、周知のようにマトリックス状に配列された多数の画素 P を有する。ここでは、図面の簡素化上、2 × 2 画素を例示してある。

【 0 0 1 9 】

図3において、一つの画素Pは、リセットスイッチを構成するCMOS形のトランジスタ104に接続された受光素子としてのフォトダイオード105、フォトダイオード105の画素信号に対する増幅用トランジスタ106、増幅用トランジスタ106に直列接続されて、垂直方向選択回路101により制御される行選択用トランジスタ107等からなる。図3中、102はリセットライン、108は行選択用アドレスライン、109は信号ライン、110は出力ライン113における出力増幅器である。また、111はノイズキャンセル回路、112は画素列を選択する水平方向選択回路である。

【0020】

このような撮像素子203においては、外部から制御信号を水平方向選択回路112および垂直方向選択回路101に印加することにより、特定の複数画素Pを指定することができ、その指定された画素Pのフォトダイオード105の画素データが信号ライン109を介して出力ライン113に取り出され、出力増幅器110を介して画像データとして送出される。このため、水平方向選択回路112および垂直方向選択回路101による所望の複数画素の指定により、必要な領域の画素データのみを高速周期で読み出すことが可能となる。

【0021】

この種の撮像素子203における通常の読み出し（破壊読み出し）については、増幅用トランジスタ106の閾値等のばらつきによるFPNを、撮像素子203内でキャンセルすることが可能である。具体的には、フォトダイオード105により光電変換されて蓄積された電荷を読み出し、ノイズキャンセル回路111で保持し、ついで、リセット用トランジスタ104でリセットをかけた状態で再び電荷を読み出し、ノイズキャンセル回路111で保持し、これら二つの信号を減算することにより、ノイズキャンセル処理を行なうことが可能である。

【0022】

一方また、この種の撮像素子203では、非破壊読み出し、つまり、フォトダイオード105により光電変換されて蓄積された画素データを破壊することなく、読み出すことが可能である。それは、前記破壊読み出しとは異なり、リセット状態での読み出しを行わないからであり、これにより、例えば、露光中でも、フ

フォトダイオード 1 0 5 に蓄積された電荷を失わずに、読み出すことができるのである。

【 0 0 2 3 】

しかし、上記非破壊読み出しにおいては、リセット状態での読み出しを行わないので、撮像素子 2 0 3 内でノイズキャンセル処理を行うことができない。そこで、この実施形態では、メモリに F P N テーブルとして、一画面分の暗時出力を記憶させておき、画素データから対応する暗時出力を減算してノイズキャンセル処理を行うようにしている。

【 0 0 2 4 】

図 4 は、上記デジタルカメラ 1 の電氣的構成を示すブロック図である。

【 0 0 2 5 】

このデジタルカメラ 1 は、撮像素子駆動部 2 0 2、カメラ全体を制御する制御 CPU 2 0 4、撮像素子 2 0 3 によるアナログ画像信号をデジタル画像信号に変換する A/D 変換器 2 0 5、手ぶれを検出するぶれ検出部 2 0 9、ぶれ補正部 2 1 1、画像メモリ 2 1 2 および記録メディア 2 1 3 などを持っている他に、F P N 除去部 2 0 6、指定ブロック Q に対応する F P N テーブル 2 0 7、デジタル画像データの送出先を切り換える切り換え部 2 0 8、ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0、画素加算部 2 1 4 およびフレーム間減算部 2 1 5 を備えている。

【 0 0 2 6 】

撮像素子駆動部 2 0 2 は、後述する手ぶれ検出のために、露光中に撮像素子 2 0 3 の受光面 2 0 3 a を構成する全画素うちの複数の小領域指定ブロック（図 5）Q に含まれる画素を、それらのデータが非破壊読み出しされるようにアドレス指定し、露光が終了したときは、撮像素子 2 0 3 の全画素 P をそれらのデータが破壊読み出しされるようにアドレス指定するものである。

【 0 0 2 7 】

制御 CPU 2 0 4 は、撮像素子駆動部 2 0 2 を介して上記撮像素子 2 0 3 の画素データの読み出しを制御する他、F P N 除去部 2 0 6、F P N テーブル 2 0 7、さらには、ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0 を制御す

る。

【 0 0 2 8 】

上記の各指定ブロックQは、手ぶれ検出に使用するために、図5に示すように、撮像素子203における全画素Pのうちから選択された任意の領域からなる。

【 0 0 2 9 】

図示の指定ブロックQだけを読み出すのに要する時間は、全画素を読み出す時間に比べてはるかに短くなる。例えば、全画素を120万画素とし、全画素信号を100msで読み出すとすると、各ブロックQを $200 \times 250 = 5$ 万画素とした場合、6つの指定ブロック（合計30万画素）Qの画素信号をすべて読み出すのに要する時間は、全画素の $1/4$ 、つまり25msとなる。これは、手ぶれ検出が25ms周期で可能であることを示している。

【 0 0 3 0 】

もっと速い周期で手ぶれ検出を行いたい場合は、指定ブロックQのサイズを小さくするか、指定ブロックQの数を少なくすればよく、逆に、もっと遅い周期でもよい場合は、指定ブロックQのサイズを大きくしたり、指定ブロックQの数を多くすればよい。

【 0 0 3 1 】

FPN除去部206は、切り換え部208により切り換えられて、露光中に指定ブロックQから画素データが非破壊で読み出される際に、撮像素子203内で処理できないFPNを、各指定ブロックQに対応するFPNテーブル207のデータを参照して除去する機能を有する。

【 0 0 3 2 】

画素加算部214は、手ぶれ検出に必要な信号レベルになるように、各指定ブロックQに含まれる複数画素Pの画素データを加算するものである。また、フレーム間減算部215は、加算された画素データから前回の加算画素データを減算して、今回のフレームデータを求めるものである。

【 0 0 3 3 】

ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ210は、前回の加算画素データを記憶するとともに、フレーム間減算部215で減算された今回のフレー

ムデータを記憶する。

【 0 0 3 4 】

ぶれ検出部 2 0 9 では、送られてきた今回のフレームデータと、前記ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0 に記憶されている前回のフレームデータとからぶれ軌跡を算出するようになっている。

【 0 0 3 5 】

つぎに、上記構成のデジタルカメラ 1 の動作を図 4 ～図 6 を参照して説明する。なお、ここでは、レンズ駆動、絞り駆動、LCD 駆動およびフラッシュ駆動などのカメラの基本的な制御については、周知であるので、説明を省略する。

【 0 0 3 6 】

まず、被写体を撮影した撮影レンズ 2 0 1 により光学像が撮像素子 2 0 3 で受光され、撮像素子 2 0 3 により、各画素 P 毎の受光量に応じた光電変換が行われる。

【 0 0 3 7 】

リリースボタン 4 が押されると、全画素 P がリセットされ、露光が開始れる。露光期間中に、制御 CPU 2 0 4 は、撮像素子 2 0 3 における画素 P のうち、複数の指定ブロック Q の画素データを非破壊読み出しするように、撮像素子駆動部 2 0 2 を制御し、また、それによって得られた画像データが FPN 除去部 2 0 6 に送られるように、切り換え部 2 0 8 を制御する。

【 0 0 3 8 】

ここで、撮像素子 2 0 3 の画素信号の読み出しタイミングを図 6 に示す。なお、図中、縦軸は、撮像素子 2 0 3 の行方向を、横軸は、時間をそれぞれ示す。

【 0 0 3 9 】

露光時間は、最初のリセット（露光開始）から最後の破壊読み出し（露光終了）までである。図示の例では、露光期間に複数の指定ブロック Q のみに対して、3 回、非破壊読み出しを行っている。その場合、指定ブロック Q の各行の蓄積時間が等しくなるようにするために、露光開始時のリセットを、非破壊読み出しする指定ブロック Q のある行から順次行う。これに伴い、露光終了後、全画素を読み出す順も指定ブロック Q のある行から順に行うことになる。

【0040】

また、各指定ブロックQの画素データは、露光中に非破壊読み出しされるが、手ぶれ検出に必要なのは、読み出しから次の読み出しまでに蓄積された画素信号である。すなわち、図6の手ぶれ検出用蓄積時間に示すように、最初は、リセットから1回目の非破壊読み出しまでであり、最後は、最終の非破壊読み出しから全画素読み出しまでであり、それらの間は、非破壊読み出しから非破壊読み出しまでとなる。これは、現在読み出された画素データから前回読み出された画素データを減算することにより、得ることができる。

【0041】

なお、図6の例では、露光期間中に指定ブロックを3回、非破壊読み出しを行っているが、この非破壊読み出し回数は、これに限定されるものではない。

【0042】

図4に戻って、撮像素子203で非破壊読み出しされた画素信号は、A/D変換器205でA/D変換されてデジタル画素データとなり、切り換え部208を介してFPN除去部206に送られる。

【0043】

FPN除去部206では、送られた画素データからFPNテーブル207に記憶されている対応するノイズデータを減算して、ノイズキャンセル処理を行う。ノイズキャンセル処理された画素データは、画素加算部214に送られる。

【0044】

FPN除去のテーブル207に必要なメモリ容量は、全画素分のFPNテーブルを持つ場合に比して小さくてすむ。例えば、 $200 \times 250 = 5$ 万画素とした場合では、メモリ容量は、 $1/4$ となる。また、非破壊読み出しされた画素データは、上記FPN除去部206でノイズキャンセルされるので、手ぶれ検出を高精度に行うことができる。

【0045】

画素加算部214では、指定ブロックQ毎に画素Pに対応する画素データを加算し、フレーム間減算部215に送るとともに、加算された画像データを記憶させるために、ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ210に送出す

る。

【 0 0 4 6 】

上記画素加算部 2 1 4 において、例えば、縦 2 × 横 2 = 4 画素のブロックに分割し、これら 4 画素 P のそれぞれに対応する画素データを加算して手ぶれ検出用データの 1 画素の画像データとする。これにより、高速周期の読み出しに伴う露光不足が是正され、本露光中の画像データレベルと同程度になり、十分な手ぶれ検出レベルが確保される。もちろん、加算する画素数、ブロック Q の分割方法は、これに限られるものではなく、手ぶれ検出に必要な信号が得られるものであれば、任意に設定可能である。

【 0 0 4 7 】

フレーム間減算部 2 1 5 では、加算処理された画素データから前回の加算画素データを減算して、今回のフレームデータを求める。求められた今回のフレームデータは、ぶれ検出部 2 0 9 に送られるとともに、ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0 に送られて記憶される。

【 0 0 4 8 】

ぶれ検出部 2 0 9 では、送られてきた今回のフレームデータと前記ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0 に記憶されている前回のフレームデータとからぶれ軌跡を算出する。算出されたぶれ軌跡は、ぶれ軌跡記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0 に記憶される。

【 0 0 4 9 】

露光が終了すると、制御 CPU 2 0 4 は、撮像素子 2 0 3 の全画素 P の破壊読み出しが行われるように、撮像素子駆動部 2 0 2 を制御するとともに、それによる画素データをぶれ補正部 2 1 1 に送るように、切り換え部 2 0 8 を制御する。

【 0 0 5 0 】

撮像素子 2 0 3 での全画素 P の破壊読み出しによる画素データは、A / D 変換器 2 0 5 で A / D 変換されてデジタルデータとなり、切り換え部 2 0 8 を介してぶれ補正部 2 1 1 に送られる。

【 0 0 5 1 】

ぶれ補正部 2 1 1 において、上記破壊読み出しによる画像データは、ぶれ軌跡

記憶メモリ兼複数ブロック画像記憶メモリ 2 1 0 からのぶれ軌跡データを用いてぶれ補正やぶれ復元が行われる。そして、ぶれ補正やぶれ復元後の画像データは、画像メモリ 2 1 2 に送られてから記録メディア 2 1 3 に記憶される。

【 0 0 5 2 】

【発明の効果】

以上のように、この発明は、露光中に撮像素子の小領域指定ブロックから画素データを非破壊で読み出して、手ぶれ検出に使用するので、高速の手ぶれ検出が可能となるうえ、非破壊で読み出した画素データについて、固定パターンノイズ除去処理を行うので、高速処理でありながら手ぶれ検出精度が高められる、さらに、固定パターンノイズ除去処理された指定ブロックの画素データを加算するので、1つの画素データが露光不足であったとしても、全体として手ぶれ検出に十分なレベルのデータを得ることができる。

【図面の簡単な説明】

【図 1】

この発明の一実施形態にかかるデジタルカメラを示す外觀斜視図である。

【図 2】

同じくデジタルカメラの背面図である。

【図 3】

同じくデジタルカメラの撮像素子の画素構造を示す構成図である。

【図 4】

同じくデジタルカメラの電氣的構成を示すブロック図である。

【図 5】

同じく撮像素子の小領域指定ブロックの説明図である。

【図 6】

同じく撮像素子の画素信号の読み出しタイミングの説明図である。

【符号の説明】

- 1 デジタルカメラ
- 2 0 3 撮像素子
- 2 0 4 制御 C P U (制御手段)

2 0 6 固定パターンノイズ除去部

2 0 9 ぶれ検出部

2 1 1 ぶれ補正部

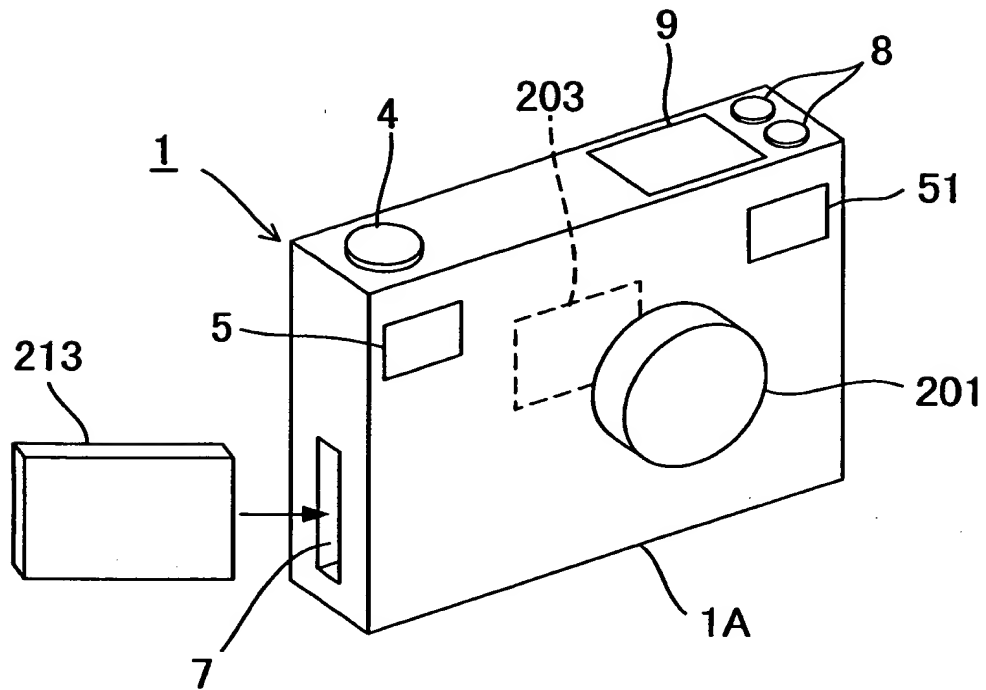
2 1 4 画素加算部

P 画素

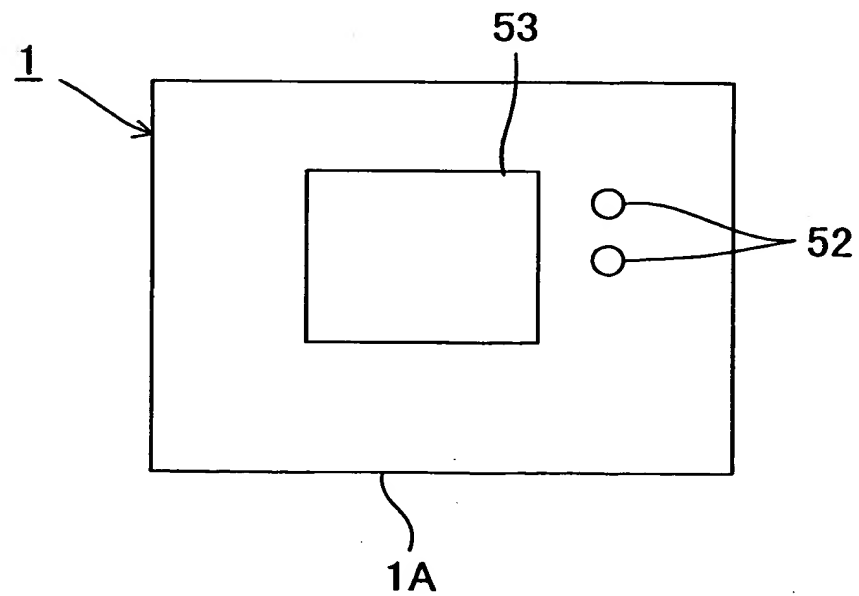
Q 小領域指定ブロック

【書類名】 図面

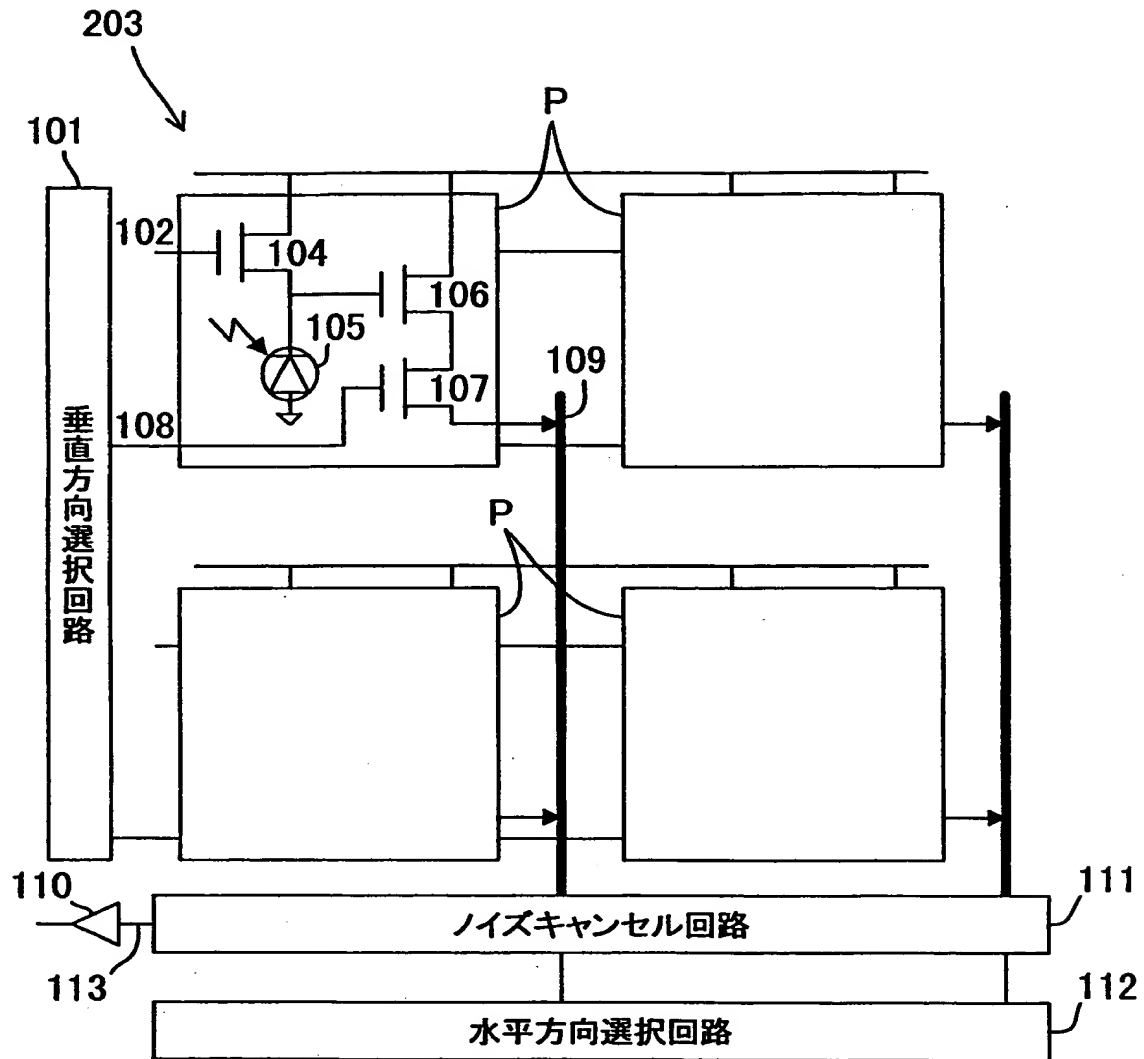
【図 1】



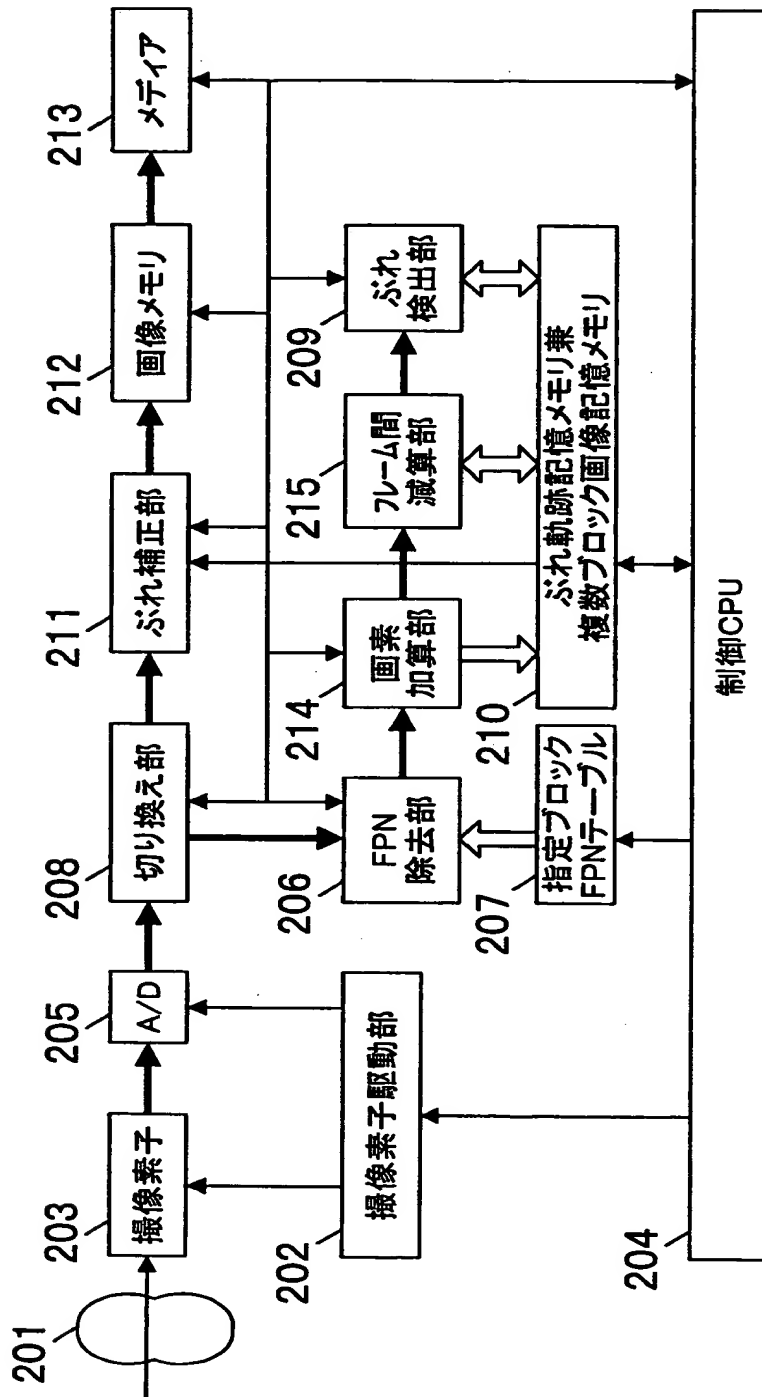
【図 2】



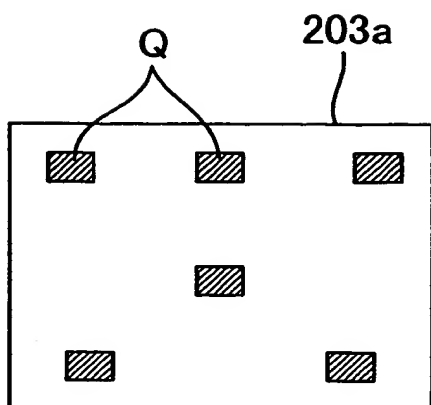
【図 3】



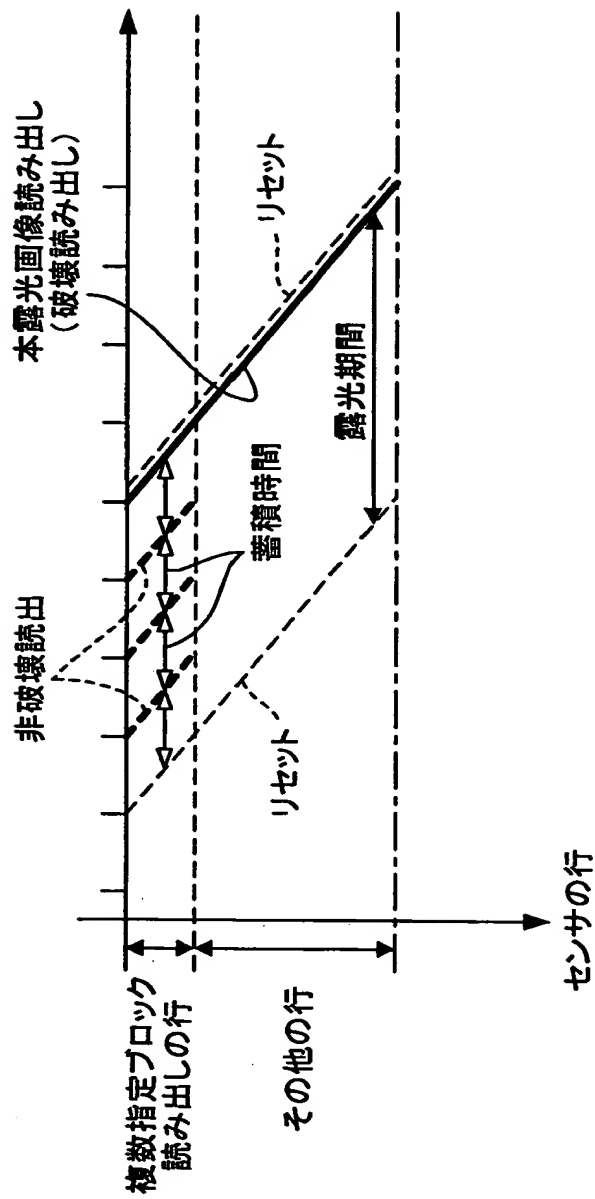
【図4】



【図 5】



【図 6】



【書類名】 要約書

【要約】

【課題】 高速での手ぶれ検出が行えるうえ、十分な手ぶれ検出レベルが得られるデジタルカメラを提供する。

【解決手段】 露光中に、撮像素子 2 0 3 の全画素のうち小領域の指定ブロック Q に含まれる画素 P のデータを非破壊で読み出し、そのデータを固定パターンノイズ除去手段 2 0 6 に送り、ノイズキャンセルされた指定ブロック内の画素データを画素加算手段 2 1 4 で加算する。そして、加算されたデータを用いてぶれが検出される。これにより、高速処理でありながら手ぶれ検出精度が高められるとともに、露光不足などを回避することができる。

【選択図】 図 4

出 願 人 履 歴 情 報

識別番号 [000006079]

1. 変更年月日 1994年 7月20日

[変更理由] 名称変更

住 所 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル
氏 名 ミノルタ株式会社